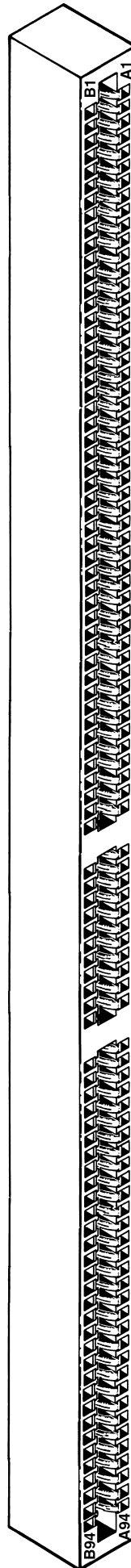


# PCI-Bus (5 V)

-12 V	B1
TCK	B2
GND	B3
TDO	B4
+5 V	B5
+5V	B6
/INTB	B7
/INTD	B8
/PRSNT1	B9
RES	B10
/PRSNT2	B11
GND	B12
GND	B13
RES	B14
GND	B15
CLK	B16
GND	B17
/REQ	B18
+5 V <sub>v0</sub>	B19
AD31	B20
AD29	B21
GND	B22
AD27	B23
AD25	B24
+3,3 V	B25
C-/BE3	B26
AD23	B27
GND	B28
AD21	B29
AD19	B30
+3,3 V	B31
AD17	B32
C-/BE2	B33
GND	B34
/IRDY	B35
+3,3 V	B36
/DEVSEL	B37
GND	B38
/LOCK	B39
/PERR	B40
+3,3 V	B41
/SERR	B42
+3,3 V	B43
C-/BE1	B44
AD14	B45
GND	B46
AD12	B47
AD10	B48
GND	B49
AD8	B52
AD7	B53
+3,3 V	B54
AD5	B55
AD3	B56
GND	B57
AD1	B58
+5 V <sub>v0</sub>	B59
/ACK64	B60
+5 V	B61
+5 V	B62
RES	B63
GND	B64
C-/BE6	B65
C-/BE4	B66
GND	B67
AD63	B68
AD61	B69
+5 V <sub>v0</sub>	B70
AD59	B71
AD57	B72
GND	B73
AD55	B74
AD53	B75
GND	B76
AD51	B77
AD49	B78
+5 V <sub>v0</sub>	B79
AD47	B80
AD45	B81
GND	B82
AD43	B83
AD41	B84
GND	B85
AD39	B86
AD37	B87
+5 V <sub>v0</sub>	B88
AD35	B89
AD33	B90
GND	B91
RES	B92
RES	B93
GND	B94



A1	/TRST
A2	+12 V
A3	TMS
A4	TDI
A5	+5 V
A6	/INTA
A7	/INTC
A8	+5 V
A9	RES
A10	+5 V <sub>v0</sub>
A11	RES
A12	GND
A13	GND
A14	RES
A15	/RST
A16	+5V <sub>v0</sub>
A17	/GNT
A18	GND
A19	RES
A20	AD30
A21	+3,3 V
A22	AD28
A23	AD26
A24	GND
A25	AD24
A26	IDSEL
A27	+3,3 V
A28	AD22
A29	AD20
A30	GND
A31	AD18
A32	AD16
A33	+3,3 V
A34	/FRAME
A35	GND
A36	/TRDY
A37	GND
A38	/STOP
A39	+3,3 V
A40	SDONE
A41	/SBO
A42	GND
A43	PAR
A44	AD15
A45	+3,3 V
A46	AD13
A47	AD11
A48	GND
A49	AD9
A52	C-/BE0
A53	+3,3 V
A54	AD6
A55	AD4
A56	GND
A57	AD2
A58	AD0
A59	+5 V <sub>v0</sub>
A60	/REQ64
A61	+5 V
A62	+5 V
A63	GND
A64	C-/BE7
A65	C-/BE5
A66	+5 V <sub>v0</sub>
A67	PAR64
A68	AD62
A69	GND
A70	AD60
A71	AD58
A72	GND
A73	AD56
A74	AD54
A75	+5 V <sub>v0</sub>
A76	AD52
A77	AD50
A78	GND
A79	AD48
A80	AD46
A81	GND
A82	AD44
A83	AD42
A84	+5 V <sub>v0</sub>
A85	AD40
A86	AD38
A87	GND
A88	AD36
A89	AD34
A90	GND
A91	AD32
A92	RES
A93	GND
A94	RES